

TITLE OF THE INVENTION

表示装置及び表示制御方法

Display Apparatus and Display Control Method



BACKGROUND OF THE INVENTION

本発明は、EL（エレクトロルミネッセンス）素子や有機EL素子その他の自発光タイプの表示素子（自発光素子）を搭載した表示装置およびその駆動方法に関する。

自発光素子において、その発光輝度は自発光素子を流れる電流量に比例するという性質があり、自発光素子を流れる電流量を制御することで階調表示が可能になる。以上のような自発光素子を複数配置して表示装置を作成することができる。

アクティブマトリクスによる自発光素子ディスプレイは、単純マトリクスによる自発光素子ディスプレイに比べ、画面の輝度、消費電力の点で有利である。しかし、アクティブマトリクスによる自発光素子ディスプレイにおいては、各画素に、信号レベルの可変量を電流の可変量に正確にV-I変換できるようにTFT（Thin Film Transistor）素子を必要とする。

そこで、このようなTFT素子を必要とせず階調表示を行う方法として、1画素ごとに、入力信号に応じたパルス幅変調を用いて1フレーム期間中に階調をかける方法がJP-A-2000-235370に開示されている。

また、自発光素子を長時間使用した場合、経時的に自発光素子の劣化が進行し、その発光輝度は低下してしまうという問題がある。自発光素子の経時的な劣化によって生じる輝度の変化を補償する技術は、US Patent No. 6291942 (JP-A-2001-13903)に開示されている。

JP-A-2000-330517には、有機ELに流れる電流の大きさを測定して有機ELに注入される電荷量を測定し、総電荷量が予め定められた値に達した場合に、駆動トランジスタへのゲート電圧の供給を停止することによって、有機ELに注入される電荷量を制御し、有機ELを所定の平均輝度で発光させる点が開示されている。

JP-A-2000-221945号公報には、映像信号の1フィールド分の平均輝度に基づいて、パネルに印加する電圧を制御することによって、例えば、平均輝度が低い場合はピーク輝度を伸長し、平均輝度が高い場合はピーク輝度を伸長しないで、データのビット数を多くすることなく表現できる階調数を増大する点が開示されている。

しかしながら、US Patent No. 6291942 (JP-A-2001-13903)に開示されている技術は、自

発光素子に印加する電圧を変化させたり、自発光素子を発光させるために、信号のパルス幅を調整して、劣化の進行した自発光素子の発光輝度を補うものである。よって、自発光素子の劣化の進行自体を軽減するものではない。

JP-A-2000-235370やJP-A-2000-330517、JP-A-2000-221945にも、表示素子の劣化の進行を軽減することは開示されていない。

自発光素子は、電流密度が大きいき、換言すれば自発光素子の発光輝度が明るいときほど自発光素子の劣化が進行しやすい。しかし、自発光素子の劣化の進行を軽減するために単純に表示輝度を落とすだけでは、表示装置の表示画質が低下してしまう。

自発光素子は、温度によって電圧－電流密度特性が異なるという性質がある。前述のように、自発光素子の発光輝度は流れる電流量に比例するという性質があるから、自発光素子は温度変化に伴ってその発光輝度が変化する。よって、温度の変化によって自発光素子の発光輝度が過剰な上昇をし、劣化の進行が加速されることもある。また逆に、温度の変化によって自発光素子の発光輝度が低下した場合、画質の低下を招いてしまう。

本発明によれば、低い階調（例えば、黒）が表示されている場合の輝度上昇を抑えつつ、高い階調（例えば、白）が表示されている場合のピーク輝度を高める表示装置及びその方法を提供することを目的とする。

SUMMARY OF THE INVENTION

本発明は、表示素子の劣化の進行を軽減するための装置及び方法を提供することを目的とする。

本発明は、温度の変化に起因する表示素子の発光輝度の変化を抑制するための装置及び方法を提供することを目的とする。

本発明は、複数の画素が配置された画素アレイと、データ信号駆動回路と、走査信号駆動回路と、電流源とを備え、電流源から、複数の画素の各々にて駆動素子を通して発光部に供給される電流の値を、フレーム期間内にて変調する。

本発明は、複数の表示素子を有する画素アレイと、データ信号駆動回路と、走査信号駆動回路と、電源部とを備え、所定の表示期間分の輝度が低い場合の階調に対する輝度に比較して、所定の表示期間分の輝度が高い場合の階調値に対する輝度が小さくなるように、階調に対する輝度を制御する。

本発明によれば、低い階調（例えば、黒）が表示されている場合の輝度上昇を抑えつつ、高い階調（例えば、白）が表示されている場合のピーク輝度を高め、これによってコントラストを高め、画質を向上することができる。

本発明によれば、表示素子の劣化の進行を軽減することができる。

本発明によれば、温度の変化に起因する表示素子の発光輝度の変化を抑制することができる。

BRIEF DESCRIPTION OF THE DRAWINGS

図 1 は、本発明の第 1 の実施例を実現するための有機 E L 素子表示装置の例である。

図 2 は、図 1 記載の表示部 1 4 の内部構成の一実施例である。

図 3 は、有機 E L 素子に一定の電流を流しつづけたときの、有機 E L 素子を流れる電流の密度と、劣化によって発光輝度が半減するまでの時間の関係を表した図である。

図 4 は、階調値に対する実際の表示輝度の関係の一例を示したグラフである。画面表示の平均輝度の高いときと低いときに分けて示している。

図 5 は、自発光素子に一定電圧を印加して駆動したときの温度－電流密度特性のグラフである。

図 6 は、図 1 記載の陰極電位制御回路 1 7 の内部構成の概略図である。

図 7 は、図 1 記載の陰極電流線 1 8 を流れる電流と、その電流に対して図 6 記載の電流測定回路 1 7 1 が表示部の平均輝度情報 1 7 3 として出力するアナログ電圧信号の出力の例を示したグラフである。

図 8 は、平均輝度情報 1 7 3 に応じて有機 E L 素子 2 4 の陰極の電位が変化し、有機 E L 素子に印加される電圧が変化する動作の概念を示している。

図 9 は、図 1 記載の陰極電位制御回路 1 7 の内部構成の一実施例である。

図 1 0 は、本発明の第 2 の実施例を実現するための有機 E L 素子表示装置の例である。

図 1 1 は、図 1 0 記載のデータ信号駆動回路 1 9 の表示データの入出力の関係を示したグラフ。表示部の平均輝度が低い場合と高い場合について示している。

図 1 2 は、本発明の第 3 の実施例を実現するための有機 E L 素子表示装置の例である。

図 1 3 は、図 1 2 記載の信号変換部 6 0 の構成について表示データ信号に関連する部分のみ示している。

図 1 4 は、本発明の第 4 の実施例を実現するための有機 E L 素子表示装置の例である。

図 1 5 は、本発明の第 5 の実施例を実現するための有機 E L 素子表示装置の構成例である。

図 1 6 は、図 1 5 記載の P W M 表示部 3 4 の内部構成を示している。

図 1 7 は、パルス幅変調駆動方式の概念図である。

図 1 8 は、図 1 6 記載の P W M 回路 2 5 に入力するアナログ電圧と有機 E L 素子 2 4 の点灯時間の関係の一例を示す。

図 1 9 は、図 1 5 記載の平均輝度監視表示同期陰極電位制御回路 2 7 の出力電圧の制御法の概念を示した

図 2 0 は、本発明の第 6 の実施例を実現するための有機 E L 素子表示装置の構成例である。

図 2 1 は、図 2 0 記載の平均輝度監視表示同期陰極電位制御回路 3 7 の構成を示している。

図 2 2 は、図 2 0 記載の平均輝度監視表示同期陰極電位制御回路 3 7 の出力電圧制御法の概念を示している。

図 2 3 は、本発明の第 7 の実施例を実現するための有機 E L 素子表示装置の構成例である。

図 2 4 は、本発明の第 8 の実施例を実現するための有機 E L 素子表示装置の構成例である。

DETAIL DESCRIPTION OF THE PREFERRED EMBODIMENTS OF THE INVENTION

表示装置において、暗い領域が多い画像を表示するときには明るい部分のピーク輝度を高くしなければ迫力が低下し画質に影響してしまう。しかし、明るい領域の多い画像を表示するときには通常より表示輝度を落としても表示品質に対する影響は少ない。そこで、表示画面の平均輝度を検出する手段と、表示輝度を制御する手段とを設ける。平均輝度の高い画像を表示するときには、画面の表示輝度を落とすよう制御する。画面の平均輝度に応じた表示輝度の制御を行うことで、表示品質を損ねることなく表示装置内の自発光素子の発光量を軽減し、自発光素子の長寿命化を図ることができる。その他に、表示装置の構成次第で、低消費電力化、温度変化に起因する発光輝度変化の補償、表示品位の向上、各色ごとの劣化速度のばらつきに起因する色バランスのズレの補償などに対して、効果が得られることがある。

以下、本発明の第 1 の実施例を、図面を用いて詳細に説明する。

本発明の第 1 の実施形態においては、自発光素子の発光輝度は自発光素子を流れる電流量に比例することを利用し、表示装置全体の自発光素子を流れる電流の総量を測定することで、

表示装置の表示画面全体の平均輝度情報を得る。平均輝度の高い場合においては通常よりも実際の表示輝度を落とすべく、自発光素子に印加する電圧を制御する。また、表示装置全体の自発光素子を通る電流の総量を測定することで温度の変化に伴う表示装置の平均輝度の変化を捉えることができ、温度変化に起因する自発光素子の発光輝度の変化を抑制することも可能である。

図1は本発明の第1の実施例である自発光素子表示装置の例である。以下、自発光素子として有機EL素子を用いたものとして説明する。

図1において、1～5は外部から入力される映像デジタル信号で、1は表示データデジタル信号（画像信号）、2は垂直同期信号（制御信号）、3は水平同期信号（制御信号）、4はデータイネーブル信号（制御信号）、5は同期クロック（制御信号）である。垂直同期信号2は表示一画面周期（1フレーム）の信号で表示データデジタル信号1の1フレーム分の始まりと終わりを示す。水平同期信号3は一水平周期の信号で表示データデジタル信号1の1水平ライン分の始まりと終わりを示す。データイネーブル信号4は表示データデジタル信号1が有効である期間を示す信号である。1～4は全て同期クロック5に同期して入力される。本実施例では、表示データデジタル信号1は、一画面分（1フレーム分）が左上端の画素から順次ラスタスキャン形式で転送されるものとして以下説明する。6は表示制御部、7は表示データアナログ信号、8はデータ信号駆動回路制御信号、9は走査信号駆動回路制御信号である。表示制御部6は表示データデジタル信号1に応じて、所定の電圧のアナログ信号に変換し、表示データアナログ信号7として出力する。また、表示制御部6は、外部から入力された1～5の信号に応じて、データ信号駆動回路制御信号8と走査信号駆動回路制御信号9を出力する。10はデータ信号駆動回路、11はデータ線、12は走査信号駆動回路、13は走査線、14は表示部である。データ信号駆動回路10は、データ信号駆動回路制御信号8によって制御され、データ線11を介して表示部14に表示データ信号を書き込む。走査信号駆動回路12は、走査信号駆動回路制御信号9によって制御され、走査線13を介して表示部14に書き込み選択信号を送る。15は発光電源部、16は発光電力供給線である。発光電源部15は有機EL素子が発光するために必要な電力を、発光電力供給線16を介して表示部14に供給する。17は陰極電位制御回路で、18は陰極電流線である。陰極電位制御回路17は表示部14内部の有機EL素子の陰極側電位を制御する。表示部14は、データ信号駆動回路10によって書き込まれた表示データに応じて、内部の有機EL素子の発

光強度を変化させて画像を表示する。発光電源部 15 は、電源を発生する機能とその電源の電流値を制御する機能を有するのが好ましい。表示部 14 は、マトリクス状に複数の画素が配置された画素アレイである。尚、電流値の代わりに、電流量であってもよい。

図 2 は表示部 14 の内部構成の一実施例である。

図 2 において、111 は第 1 データ線、112 は第 2 データ線であり、これらは端部でデータ信号駆動回路 10 に接続されている。131 は第 1 走査線、132 は第 2 走査線であり、これらは端部で走査信号駆動回路 12 に接続されている。画素の内部の構成を第 1 行第 1 列画素 141 にのみ示しているが、第 1 行第 2 列画素 142、第 2 行第 1 列画素 143、第 2 行第 2 列画素 144 についても同様の構成である。21 はスイッチング T F T であり、22 はデータ記憶容量、23 はドライブ T F T、24 が有機 E L 素子である。スイッチング T F T 21 のゲートは第 1 走査線 131 に接続されており、ドレインは第 1 データ線 111 に接続されている。走査信号駆動回路 12 によって、第 1 走査線に選択信号が出力されると、スイッチング T F T 21 はオン状態になり、データ信号駆動回路 10 が第 1 データ線 111 に出力するアナログ電圧による表示データ信号電圧がデータ記憶容量 22 に充電され、記録される。データ記憶容量 22 に記録された表示データ信号は、走査信号駆動回路 12 によって、スイッチング T F T 21 がオフされた後も保持されつづける。ドライブ T F T 23 はデータ記憶容量 22 に充電された電圧に応じてソース・ドレイン間の電流量が変化する。このことを利用し、有機 E L 素子 24 を流れる電流量を制御し、有機 E L 素子 24 の発光輝度を調節する。有機 E L 素子 24 の陰極は、陰極電流線 18 を介して陰極電位制御回路 17 に接続されている。

図 3 は有機 E L 素子に一定電流を流し、発光させつづけたときの、有機 E L 素子を流れる電流の密度と輝度半減寿命との関係図である。電流の密度と輝度半減寿命の関係は、反比例関係である。有機 E L 素子の発光輝度は有機 E L 素子の表面積に対する電流量の密度に比例する。図 3 のグラフは、有機 E L 素子の電流密度が大きいとき、すなわち有機 E L 素子の発光輝度が明るいときには、発光輝度が暗いときに比べて有機 E L 素子の劣化が速く進むことを示している。

図 4 は本発明における表示装置の表示輝度制御法の例を示している。外部から表示装置に入力される表示階調信号に対して実際に表示する輝度を、表示装置の表示画面の平均輝度が高いときと低いときについて表している。平均輝度の低い場合の階調値に対する表示輝度は、

平均輝度の高い場合の階調値に対する表示輝度よりも大きい。つまり、平均輝度の低い場合の輝度特性の勾配は、平均輝度の高い場合の輝度特性の勾配よりも大きい。本発明においては、表示装置の表示画面の平均輝度の高い場合には、実際の表示輝度を通常よりも少し落とすよう制御する。平均輝度は、1画面分（1フレーム分）の各画素の輝度の平均値である。但し、平均輝度は、複数画面分の各画素の輝度の平均値であってもよいし、1画面の部分（例えば、数ライン分の画面部分）の各画素の輝度の平均値であってもよい。

図5は有機EL素子の両極間に印加する電圧を一定とし、温度を変化させた場合の、温度－電流密度特性のグラフである。室温周辺で電流密度が急上昇しているのがわかる。有機EL素子の発光輝度は電流密度に比例する。有機EL素子の温度が室温周辺のとき、温度が変化するることによる輝度変化が大きくなることを示している。

図6は本発明の一実施例として、陰極電位制御回路17において表示装置の画面の平均輝度測定とその結果に応じた発光輝度制御を行う場合の陰極電位制御回路17の構成を示したものである。171は電流測定回路、172は電圧制御回路、173は表示部14の平均輝度情報、178は電圧制御回路172の基準電圧である。電流測定回路171で陰極電流線18から陰極電位制御回路17に流れ込む電流を測定し、その電流値から表示部の平均輝度情報173を得て、平均輝度情報173と基準電圧178を元に電圧制御回路172を制御し、図2における有機EL素子24の陰極側の電位を変動させる。

図7は電流測定回路171の動作を表した図である。電流測定回路171は陰極電流線18から陰極電位制御回路17に流れ込む電流量を測定し、その電流量に応じて表示部の平均輝度情報173として電圧信号を出力する。平均輝度情報173の信号電圧と陰極電流線18の電流量との関係は、ほぼ比例関係である。図7のグラフは陰極電流線18から陰極電位制御回路17に流れ込む電流量と表示部の平均輝度情報173として出力する信号の電圧の関係を示している。

図8は、電圧制御回路172の動作を表した図である。201は有機EL素子24の陰極側の電位、202は有機EL素子に印加される電圧である。表示部14の平均輝度情報173の信号電圧が増加すると陰極電位制御回路17の出力電位すなわち有機EL素子24の陰極側の電位201が上昇し、有機EL素子に印加される電圧202が減少することを示している。

図9は図6で示した本発明における陰極電位制御回路17の構成図である。174は差動

増幅器で、175は抵抗、176はアナログ加算回路、177はバッファ、178は基準電圧である。電流検出回路171では、抵抗175を陰極電流が流れることで、抵抗175の両端には電位差が生じる。その電位差を差動増幅器174が任意の増幅率で増幅し、アナログ電圧信号という形で表示部の平均輝度情報173を出力する。アナログ加算回路176は、表示部の平均輝度情報173の信号電圧と基準電圧178の和を電圧信号で出力する。バッファ177は陰極電位制御回路の出力電流容量を高めるために設置し、その出力電圧はアナログ加算回路176の出力電圧と同じにする。

以下、図1～9を用いて、本実施例における表示輝度制御手法について説明する。

まず、図1、図2を用いて表示部内の各画素の表示輝度を制御する方法を説明する。表示装置の外部から入力された表示データデジタル信号1、垂直同期信号2、水平同期信号3、データイネーブル信号4、同期クロック5はまず表示制御部6に入力される。表示制御部は垂直同期信号2、水平同期信号3、データイネーブル信号4、同期クロック5を参考に、所定のタイミングで走査信号駆動回路制御信号9を走査信号駆動回路12に、データ信号駆動回路制御信号8をデータ信号駆動回路10に出力する。また、表示制御部6は表示データデジタル信号1を所定の電圧範囲のアナログ電圧信号に変換し、表示データアナログ信号7として、データ信号駆動回路10に出力する。走査信号駆動回路12は走査信号駆動回路制御信号9を受けて走査線13に選択信号を出力する。選択信号とは表示部14内の画素におけるスイッチングTFT21をオンにする電圧信号である。表示部において一番上のラインの走査線から1本ずつ順に選択信号を出力する。それゆえ、走査線に選択信号が出力されているライン上の画素のみスイッチングTFT21がオンになっており、データ線11を介して画素の保持容量22に表示信号を書き込むことが可能になる。一方、データ信号駆動回路10は表示データアナログ信号7をデータ線11に出力する。表示部14内一番左のデータ線から順に表示データアナログ信号7を出力する。こうして選択信号が出力されている走査線と表示データアナログ信号を出力するデータ線の交点部の画素のデータ記憶容量22に、アナログ電圧信号である表示データアナログ信号7を書き込んでゆく。ところで、本実施例では、画素の表示データを1画素ずつ書き込んでゆく点順次書き込み方式をとっているが、データ信号駆動回路10で表示部の横方向一ライン分の表示データをラッチし、表示データを一ライン分一気に出力する線順次書き込み方式をとってもよい。また、本実施例では表示装置の外部から入力されるデジタル映像データ信号を表示制御部6でアナログ電圧信号に変換してい

るが、データ信号駆動回路 10 においてデジタル信号からアナログ信号に変換しても構わない。

図 3 の説明の項で述べたように、有機 EL 素子の発光輝度が明るいときには、発光輝度が暗いときに比べて有機 EL 素子の劣化が速く進む。それゆえ、劣化の進行を軽減するためには、表示輝度を落とすことが有効である。ただし、単純に表示輝度を落とすと表示品位に影響することが考えられるが、白い部分の多い画像を表示するときのように画面が全体的に明るい場合には、画面全体の表示輝度を下げてもあまり表示品位に影響しない。しかし、黒い部分の多い画像を表示するときのように画面全体が概ね暗い場合は明るい部分の表示輝度を落とすと表示品位に影響してしまう。そこで、図 4 のように画面全体の表示輝度の平均が高い場合に、表示輝度を落とすよう表示装置を制御すれば、表示品位を確保しつつ、有機 EL 素子の劣化を抑制することができる。但し、画面全体の表示輝度の平均が低い場合に、表示輝度を上げてよい。

また、図 5 に示すように、温度が上昇すると有機 EL 素子の電流密度は上昇し、有機 EL の発光輝度も上昇してしまう。しかし、上記の制御法を用いれば、温度が上昇し表示装置の画面全体の平均輝度が上昇するときにも表示輝度を落とすよう作用する。ゆえに、上記制御法は、有機 EL 素子の温度変化に起因する表示輝度の変化を抑制する手段としても有効である。

次に、上記の有機 EL 素子の劣化を抑制するための制御法を実施する手段について述べる。上記の制御法を実施するためには、表示装置の画面表示の平均輝度を測定する手段と、表示装置の表示輝度を制御する手段が必要である。そこで、その実施例の一つとして、陰極電位制御回路 17 において表示装置の画面全体の有機 EL 素子に流れる電流の総和を測定し表示部 14 の平均輝度の情報を得て、その情報を元に有機 EL 素子 24 の陰極側の電位を制御し表示装置の表示輝度を制御する方法について述べる。この方法を実施するときの陰極電位制御回路 17 一構成例を図 6 に示す。有機 EL 素子の発光輝度は、その有機 EL 素子を流れる電流量に比例する。そこで、表示装置の画面全体の有機 EL 素子を流れる電流量の総和を測定すれば表示装置の画面全体の平均輝度を推定することができる。そこで、表示装置内にある有機 EL 素子 24 の陰極から陰極電流線 18 を介して陰極電位制御回路 17 に流れ込む電流を陰極電位制御回路 17 内に設けた電流測定回路 171 で測定する。そしてその電流量から表示部の平均輝度情報 173 を得る。表示部の平均輝度情報はアナログの電圧信号とし、

図7に示すように陰極電流線18を流れる電流量に比例するアナログ電圧信号とする。そしてこの平均輝度情報173を基に電圧制御回路172を制御し、有機EL素子24の陰極側の電位を図8のように制御する。図8のように有機EL素子24の陰極側の電位を制御することで、表示部14の平均輝度の高いときは有機EL素子24に印加する電圧202を小さく、また表示部14の平均輝度の低いときは有機EL素子24に印加する電圧202を大きくすることができる。このようにして、表示部の平均輝度に応じて図4のように表示輝度を制御することが可能になる。

この制御法を実施するための陰極電位制御回路17の回路構成例を図9に示す。例えば、図1、図9において、発光電源部15の電圧を15V、陰極電位制御回路17の基準電圧178の電圧を0V、電流検出回路の抵抗175の抵抗値を1Ω、差動増幅器174の増幅率を100倍と設定したとする。陰極電流線18を流れる電流が10mAだった場合、抵抗175の両端の電位差は10mVで、差動増幅器はこれを増幅し、表示部の平均輝度情報173の電圧値は1Vになる。アナログ加算回路176は表示部の平均輝度情報173と基準電圧178の和を出力するから、アナログ加算回路176の出力電圧は1Vとなる。よって、抵抗175の両端の電位差は小さいので無視すると、陰極電位制御回路17の出力電圧は1Vとなる。それゆえ、陰極電流線18を流れる電流が10mAのときは発光電源部15と陰極電位制御回路17の間の電位差は14Vとなる。また、上記の例に対して、表示部14の平均輝度が3倍だったとき、すなわち陰極電流線18を流れる電流が30mAだった場合は、同様に計算して陰極電位制御回路17の出力電圧は3Vとなる。陰極電流線18を流れる電流が30mAのときは発光電源部15と陰極電位制御回路17の間の電位差は12Vとなる。上記の例のように、図6の回路構成で、表示部14の平均輝度に応じて発光電源部15と陰極電位制御回路17の間の電位差を制御することができ、平均輝度が上昇すると有機EL素子24に印加する電圧を下げ、発光輝度を下げる制御が可能である。

上記の実施例では表示部14内の有機EL素子24を流れる電流の総量の測定することで表示部の平均輝度を測定する手段と、表示部の平均輝度に応じて有機EL素子に印加する電圧を制御する手段を、陰極電位制御回路17に設けたが、これらはどちらも発光電源部15に設けてもよい。陰極電位制御回路17に平均輝度測定手段を設け、表示部の平均輝度に応じて有機EL素子に印加する電圧を制御する手段を発光電源部15に設けてもよい。その逆の配置でもよい。

また、上記の実施例において、平均輝度はそれほど高くなくても、表示制御部 6 に入力される表示データデジタル信号 1 の最大表示値と最小表示値を監視して、それらの差が小さいときには、さらに表示輝度を落とすよう制御してもよい。

本発明の第 2 の実施例を、図面を用いて詳細に説明する。

本発明の第 2 の実施例においては、平均輝度情報に応じて信号線駆動手段の出力信号電圧を制御し、画面の表示輝度を制御する。

図 10 は本発明の第 2 の実施例を実現するための有機 E L 素子表示装置の構成例を示したものである。その構成は図 1 で示した本発明の第 1 の実施例のときと大部分において同様であり、図面内の各部は図 1 に示したものと同様の動作をする。ただし、第 1 の実施例におけるデータ信号駆動回路 10 の代わりに、第 2 の実施例では出力制御機能付データ信号駆動回路 19 が新たに設けられている。出力制御機能付データ信号駆動回路 19 は陰極電位制御回路 17 で測定した平均輝度情報 173 に応じて表示データアナログ信号 7 を変換し、データ線 11 に出力する。以下、平均輝度情報 173 は表示部 14 の平均輝度に比例するアナログ電圧信号であるとして説明する。

図 11 は、出力制御機能付データ信号駆動回路 19 にアナログ増幅回路を設け、平均輝度情報 173 に応じて、表示データアナログ信号 7 を増幅してデータ線 11 に出力するような構成にした場合の、データ信号駆動回路 19 の入出力の関係を示している。101 は表示部 14 の平均輝度が低い場合のグラフで、102 が表示部 14 の平均輝度が高い場合のグラフである。平均輝度が高い場合ほど、表示データアナログ信号を高い電圧にしてデータ線 11 に出力する。ところで、図 2 において、画素回路のドライブ T F T 23 は P-MOS であるので、ドライブ T F T 23 のゲートの電位が高くなるとソース・ドレイン間を流れる電流量は減少し、有機 E L 素子 24 の発光輝度は暗くなる。ゆえに、上記の出力制御機能付データ信号駆動回路 19 の構成で、表示部 14 の平均輝度が高くなると表示輝度を落とす制御が可能である。

また、平均輝度情報に応じた表示部 14 の表示輝度制御手段を出力制御機能付データ信号駆動回路 19 に設けたが、表示制御部 6 に設けて上記制御法と同様の制御を行ってもよい。

本発明の第 3 の実施例を、図面を用いて詳細に説明する。

本発明の第 3 の実施例においては、平均輝度情報に応じて、外部から入力される表示データ信号にデジタル信号処理を施し、表示データを変換することで画面の表示輝度を制御する。

図12は本発明の第3の実施例を実現するための有機EL素子表示装置の構成例を示したものである。その構成は図1で示した本発明の第1の実施例のときと大部分において同様であり、図面内の各部分は図1に示したものと同様の動作をする。ただし、第1の実施例における表示制御部6の代わりに、第3の実施例では信号変換部60が新たに設けられている。信号変換部60は表示制御部6の有する機能のほかに、以下に説明する機能が追加される。

図13は信号変換部60において入力された表示データデジタル信号1を表示データアナログ信号7に変換して出力する様子を示したもので、その他の信号については本発明の第1の実施例の説明の項の表示制御部6の説明で述べたので省略してある。61は変換テーブルで、62はD/Aコンバーターで、173は表示部14の平均輝度情報である。本発明の第3の実施例では、図11のように信号変換部60の信号処理部分に複数の変換テーブル61を設け、陰極電位制御回路17に流れ込む電流を測定することで得た表示部14の平均輝度情報173の値に応じて変換テーブル61の中から最適なテーブル1つを選択し、その選択されたテーブルを用いて表示データデジタル信号1をデジタル信号処理により変換し、変換されたデータをD/Aコンバーターでさらにアナログ電圧信号に変換して、表示データアナログ信号7として出力する。上記の信号変換部60の構成を用いることで、平均輝度情報に応じた表示輝度の制御が可能である。

本発明の第4の実施例について述べる。

本発明の第4の実施例においては、画面の外に単数もしくは複数の自発光素子を設け、その発光輝度に応じて流れる電流を検出し、その電流量に基づいて表示画面の表示輝度を制御する。そして、温度変化に起因する自発光素子の発光輝度の変化を補償し、過剰な発光輝度の上昇を抑制することで、自発光素子の劣化を軽減することが可能である。

図14において、301は画面外有機EL素子、302は電流測定装置、303は温度情報である。

温度の変化に起因する表示輝度の変化を抑制し、また過剰な表示輝度の増大に伴う自発光素子の劣化の進行を軽減する目的においては、図14のように、表示部14の外部で表示部14の近傍に単体もしくは複数の画面外有機EL素子301を設置して、定電圧を印加したときの電流量を電流測定装置302で計測することにより、表示部14の温度を推定することができる。図14では、この温度情報303を基に、第3の実施例で示した表示輝度制御手段で、表示部14の表示輝度を制御した場合について示している。第1、第2の実施例で

示した表示輝度制御手段を用いて、表示部 14 の表示輝度の制御を行うことも可能である。

さらに、本発明の第 5 の実施例を、図面を用いて詳細に説明する。

本発明の第 5 の実施例は、特開 2000-235370 号公報に開示されるような、1 画素毎に入力信号に応じたパルス幅変調(PWM)信号を用いて階調表示を行う表示装置に対して適用される。本発明の第 5 の実施例は、パルス幅変調方式による階調表示とは、自発光素子を点燈/消灯の 2 値で制御し、1 フレーム期間内における点燈時間又は消灯時間(発光時間)の長さを制御することで階調表示を行う方法である。各画素が 1 フレーム期間内のうちの所定の時間連続して点燈するパルス幅変調方式に対して、この実施形態を適用することができる。この条件のパルス幅変調方式においては、1 フレーム期間内に明るい画素しか点燈していない時間帯があり、この時間帯に自発光素子の両極間に印加する電圧を高めれば、明るい画素のみピーク輝度を高めることができ、コントラストを高くし、画質の向上を図ることが可能である。また、暗い画素も点燈している時間帯は自発光素子の両端に通常の電圧を印加するので、黒表示を白浮きさせることなくピーク輝度を高めることが可能である。

図 15 は本発明の第 5 の一実施例である有機 EL 素子表示装置の例である。図 1 と同一の符号は、第 1 の実施例と同様の機能を有する。

図 15 において、63 は表示フェーズ信号、28 は PWM 制御信号である。この実施例において新たに設けた PWM 方式表示制御部 65 は、第 1 の実施例と同様に表示データデジタル信号 1 を、所定の電圧のアナログ信号に変換し、表示データアナログ信号 7 として出力する。また、PWM 方式表示制御部 65 は、第 1 の実施例と同様に、外部から入力された 1 ~ 5 の信号に応じて、所定のタイミングでデータ信号駆動回路制御信号 8 と走査信号駆動回路制御信号 9 を出力する。また、PWM 方式表示制御部 65 は、表示同期陰極電位制御回路 27 を制御するための制御信号である表示フェーズ信号 63 を出力する。表示フェーズ信号 63 は 1 フレーム周期の信号である。さらに、PWM 方式表示制御部 65 は、PWM 表示部 34 内の画素回路の PWM 回路を制御するための PWM 制御信号 28 を出力する。表示部として新たに PWM 表示部 34 が設けられたが、データ信号駆動回路 10、走査信号駆動回路 12 の動作は、第 1 の実施例のときと同様である。データ信号駆動回路 10 は、データ信号駆動回路制御信号 8 によって制御され、データ線 11 を介して PWM 表示部 34 に表示データ信号を書き込む。走査信号駆動回路 12 は、走査信号駆動回路制御信号 9 によって制御され、走査線 13 を介して PWM 表示部 34 に書き込み選択信号を送る。発光電源部 15 は有機 E

Ｌ素子が発光するために必要な電力を発光電力供給線１６を介してPWM表示部３４に供給する。２７は表示同期陰極電位制御回路である。表示同期陰極電位制御回路２７は、表示フェーズ信号６３に応じてPWM表示部３４内部の有機ＥＬ素子の陰極側電位を制御する。PWM表示部３４は、データ信号駆動回路１０によって書き込まれた表示データに応じて、内部の各画素の有機ＥＬ素子の１フレーム期間あたりの発光時間を変化させて階調表示をし、画像を表示する。１フレーム周期（１フレーム期間）とは、１画面分のデータが表示装置に入力される周期（期間）である。但し、１フレーム期間内で、複数のサブフィールドによる走査が繰り返されてもよい。

図１６はPWM表示部３４の内部構成を示している。

以下、第１行第１列画素３４１について説明する。画素の内部の構成を第１行第１列画素３４１にのみ示しているが、第１行第２列画素３４２、第２行第１列画素３４３、第２行第２列画素３４４についても同様の構成である。２５はPWM回路、２６は点燈スイッチである。本実施例において、有機ＥＬ素子２４の表示輝度は、有機ＥＬ素子２４に印加する電圧をON-OFF制御することにより、１フレーム期間内における点燈時間と消灯時間の割合を変化させることで、表示輝度を制御する。PWM回路２５は、PWM制御信号２８の点燈開始パルスを受けて点燈スイッチ２６をONにして有機ＥＬ素子２４に所定の電圧を印加して点燈を開始させ、PWM制御信号２８の与えるパルスをカウントし、データ記憶容量２２に記録された電圧に応じて所定のタイミングで点燈スイッチ２６をOFFにして有機ＥＬ素子２４への電圧印加を停止し有機ＥＬ素子２４を消灯させる。

以上のように図１５と図１６に示した構成で、有機ＥＬ素子２４の点燈時間を制御することによる各画素の階調表示が可能になる。ただし、図１５と図１６の構成はあくまでPWM方式による階調表示方法の一例であり、PWM制御をする手段として画素回路内にカウンタを設けるよう限定するものではない。また、PWM制御信号２８の波形も、特にクロック信号に限定するものではない。

図１７は本実施例におけるパルス幅変調方式の概念を表している。例えば階調番号０から６３までの６４階調を表示する場合、図１７において、まず時刻がT０のときに、点燈時間が０である階調番号が０の画素以外は点燈を開始し、以後、時間の経過と共に階調番号の低いものから順に消灯してゆき、最後に階調番号６３である画素が消灯する。これはひとつの例であり、全画素が消灯している状態から始まり、階調番号の高いものから順に点燈を開始

してもかまわない。以上のように、階調に応じて点燈時間の長さを制御することで階調表示を行う。

図 18 にデータ信号線を通して PWM 回路 25 に入力するアナログ電圧と有機 EL 素子 24 の点燈時間の関係を示す。階調数が高くなり、信号電圧が高くなると共に 1 フレーム期間内における点燈時間が長くなることを示している。

図 19 は表示同期陰極電位制御回路 27 の出力電圧制御法の一例を示したものである。表示フェーズ信号 63 は、1 フレーム周期の信号で、1 フレーム期間の始まりから終わりまでの時刻を表す信号である。図 19 中では表示フェーズ信号 63 を鋸型の波として表記しているが、表示フェーズ信号 63 は単数又は複数ビットのデジタル信号であってもよいし、アナログ信号でも構わない。また、図 19 中では帰線期間として最低階調から最高階調まですべての画素が消灯している期間を書きこんであるが、この期間は特に設けなくてもよい。表示同期陰極電位制御回路 27 は表示フェーズ信号 63 に応じて、階調の低い暗い画素が消灯していて階調番号の高い明るい画素だけが点燈している時間帯のみ有機 EL 素子 24 の陰極側の電位を下げ、有機 EL 素子 24 の両極間にかかる電圧を高める。このように制御することで、階調の高い画素のみ高輝度で発光させることができ、ピーク輝度が高まる。ピーク輝度を高めることで画面表示の迫力を高めることができる。また、低い階調の画素が点燈している時間帯には有機 EL 素子 24 に高い電圧をかけないので黒浮きを押さえ、コントラストを高めることができる。また、本実施例では、明るい画素に対してのみ高電圧をかけピーク輝度を確保し、その他の画素には低い電圧しかかけないので、ピーク輝度の割には全体的に有機 EL 素子への電圧ストレスが小さくなり、有機 EL 素子の劣化軽減に関しても有効である。

本発明の第 6 の実施例を、図面を用いて詳細に説明する。本発明の第 6 の実施例も、1 画素毎に入力信号に応じたパルス幅変調信号を用いて階調表示を行う表示装置に対して適用される。本発明の第 6 の実施例は、パルス幅変調方式で、表示画面の平均輝度を検出し、平均輝度の高い画像を表示している場合は、ピーク輝度を高めても表示品質の向上につながらないので、ピーク輝度上昇制御を停止させる。こうすることで、不要な電力消費を抑え、自発光素子の劣化を軽減でき、表示品質の向上を図ることができる。

図 20 は本発明の第 6 の一実施例である有機 EL 素子表示装置の例である。図 1 と同一の符号は、第 1 の実施例と同様の機能を有する。

図 20 において、37 は平均輝度監視表示同期陰極電位制御回路である。第 6 の実施例で

新たに設けた平均輝度監視表示同期陰極電位制御回路 37 は、表示フェーズ信号 63 と、PWM 表示部 34 の平均輝度に応じて PWM 表示部 34 内部の有機 E L 素子 24 の陰極側電位を制御する。PWM 表示部 34 は、データ信号駆動回路 10 によって書き込まれた表示データに応じて、内部の有機 E L 素子の 1 フレーム期間あたりの発光時間（点灯時間又は消灯時間）を変化させて階調表示をし、画像を表示する。

図 21 は平均輝度監視表示同期陰極電位制御回路 37 の構成を示している。171 は電流測定回路で、373 は PWM 表示部の平均輝度情報である。

PWM 表示部 34 の各画素の発光に寄与した電流が陰極電流線 18 を介して電流測定回路 171 に流れ込む。第 1 の実施例と同様にこの電流を電流測定回路 171 で測定する。ただ、パルス幅変調(PWM)方式で表示部を駆動する場合、1 フレーム期間中に PWM 表示部 34 の全画素が点燈する時間帯から全画素が消灯する時間帯まで陰極電流線 18 を流れる電流値はめまぐるしく変化する。そこで、電流測定回路 171 の内部にローパスフィルタ等を設けて測定電流値を平均化すれば PWM 表示部 34 の平均輝度を測定することが可能である。PWM 表示部の平均輝度情報 373 は上記のようにして得た平均輝度測定値を信号化したものである。

372 は表示同期電圧制御回路である。出力電圧を制御する表示同期電圧制御回路 372 は、PWM 表示部 34 の平均輝度情報 373 の他に表示フェーズ信号 63 に応じて出力電圧を制御する。

図 22 は平均輝度監視表示同期陰極電位制御回路 37 の出力電圧制御法の一例を示したものである。表示フェーズ信号 63 に応じて、階調の低い暗い画素が消灯していて階調番号の高い明るい画素だけが点燈している時間帯のみ有機 E L 素子 24 の陰極側の電位を下げ、有機 E L 素子 24 の両極間にかかる電圧を高める。このように制御することで、階調の高い画素のみ高輝度で発光させることができ、ピーク輝度が高まる。ピーク輝度を高めることで画面表示の迫力を高めることができる。また、低い階調の画素が点燈している時間帯には有機 E L 素子 24 に高い電圧をかけないので黒浮きを押さえ、コントラストを高めることができる。画像データに対応する階調が、所定の中間階調（最も大きい階調と最も小さい階調の間の階調）に比較して、大きいか又は小さいかによって、高い階調か低い階調かを決定する。

しかし、画面の大部分を明るい画素が占めるような画像を表示するとき、換言すれば平均輝度の高い画像を表示するときにはピーク輝度を高めても表示画質の向上には結びつかない。

そこで、平均輝度の高い画像を表示するときには上記の有機ＥＬ素子２４への印加電圧昇圧制御を停止する。先述のように平均輝度の高低は電流測定回路１７１で測定する。

第６の実施例のように有機ＥＬ素子に印加する電圧を制御することで、消費電力と自発光素子の劣化を抑えながら画質の向上を図ることができる。また、表示の平均輝度を測定することで、温度の変化による発光輝度の変化および、有機ＥＬ素子の劣化の程度を推定することができるため、これらの補償を行うことも可能である。

なお、有機ＥＬ素子２４の陰極に印加する電圧の波形は図２２に示すものに限定するわけではなく、本発明の主旨を逸脱しない範囲において任意に設定してかまわない。また、本実施例では平均輝度検出手段と有機ＥＬ素子２４に印加する電圧の制御手段を、有機ＥＬ素子２４の陰極側に設けたが、これらを陽極側に設けてもよい。

本発明の第７の実施例について述べる。図２３は本発明の第７の実施例を実現するための有機ＥＬ素子表示装置の構成例を示したものである。本発明の第７の実施例は、自発光素子の発光電力を供給する電線には表示画面の平均輝度に比例する電流が流れることを利用し、これら電力供給線に抵抗を挿入し、この抵抗の部分で表示部分の平均輝度に比例した電圧降下を生じさせる。表示部分の平均輝度が高い場合には表示輝度を落とす制御を簡素な構成で行うことが可能である。

図２３において、４７は陰極電源部、３０は輝度調整用抵抗である。

陰極電源部４７は有機ＥＬ素子２４の陰極側の電源で、一定の電圧を出力する電源である。輝度調整用抵抗３０は陰極電流線１８上、即ち、表示部１４の外部で、表示部１４と陰極側電源３７との間に設けられた抵抗である。

表示部１４内の各画素の有機ＥＬ素子の発光に供給する電力は、有機ＥＬ素子２４の陽極側からは、発光電源部１５から発光電力供給線１６を介して供給する。有機ＥＬ素子２４の陰極側からは、陰極電流線１８、輝度調整用抵抗３０を介して陰極側電源４７から供給する。

表示部１４を発光させると、第１の実施例で述べたように表示部１４の平均輝度に比例した電流が陰極電流線１８を流れる。この電流によって輝度調整用抵抗３０の両端には電位差が生じ、この電位差は陰極電流線１８を流れる電流値に比例する。それゆえ、有機ＥＬ素子２４の陰極側の電位は陰極電流線１８を流れる電流に依りて変化し、陰極電流線を流れる電流が大きいほど有機ＥＬ素子２４の陰極側の電位が上昇し、有機ＥＬ素子２４の両極間に印加される電圧が減少する。このようにして、平均輝度の高い画像を表示したときに表示輝度

を落とし、逆に平均輝度の低い画像を表示するときにピークの表示輝度を高める制御ができ、自発光素子の劣化を抑制することができる。

以上、本発明の第7の実施例においては有機EL素子24の陰極側に輝度調整用抵抗30を挿入することで、簡素な構成により平均輝度に応じた表示輝度の制御が可能になることを示した。ただし、輝度調整用抵抗30を、有機EL素子24の陽極側の発光電力供給線16に挿入してもかまわない。

本発明の第8の実施例について述べる。図24は本発明の第8の実施例を実現するための有機EL素子表示装置の構成例を示したものである。本発明の第8の実施形態は、表示部の発光電源線をRGBなど色ごとに設け、各色ごとに発光に寄与する電流をモニターして平均輝度を測定し、各色ごとの平均輝度に応じた発光輝度の制御を行う。これによって、各色ごとの劣化速度のばらつきを補正することが可能になる。

35はR発光電源部、36はR発光電力供給線、44は電源分離型表示部、45はG発光電源部、46はG発光電力供給線、55はB発光電源部、56はB発光電力供給線である。

第8の実施例では発光電源部をR・G・Bの各色毎に設け、R発光電源部35はR色の画素専用の発光電源で、R発光電力供給線36はR色の画素専用の電力供給線である。以下、G発光電源部45、G発光電力供給線46、B発光電源部55、B発光電力供給線56はG・Bの各色において、35、36と同様なのはたらしめる。ただし、R発光電源部35、G発光電源部45、B発光電源部55は、R・G・B各発光電源線の電流を測定することによる平均輝度測定手段と、出力電圧を制御することによる表示輝度制御手段を備えている。また、44は電源分離型表示部で、R・G・B各色ごとに発光電源線を分離した構造の表示部である。

データ信号駆動回路10は、データ信号駆動回路制御信号8によって制御され、データ線を介して電源分離型表示部44に表示データ信号を書き込む。走査信号駆動回路12は、走査信号駆動回路制御信号9によって制御され、走査線13を介して電源分離型表示部44に書き込み選択信号を送る。以上のようにして、走査信号駆動回路12によって選択された表示部14内の画素に表示データ信号を書きこみ、階調表示を行う。

電源分離型表示部44内の各画素の有機EL素子の発光に供する電力は、R色の有機EL素子24の陽極側からは、R発光電源部35からR発光電力供給線36を介して供給する。G色の有機EL素子24の陽極側からは、G発光電源部45からG発光電力供給線46を介

して供給する。B色の有機EL素子24の陽極側からは、B発光電源部55からR発光電力供給線56を介して供給する。有機EL素子24の陰極側からは、陰極電流線18を介して陰極側電源47から供給する。

図25は電源分離型表示部44の内部構成の一実施例である。441と444はR色画素回路で、442と445はG色画素回路、443と446はB色画素回路である。R色画素回路はR発光電力供給線35に接続されており、G色画素回路はG発光電源線45に接続されており、B色画素回路はB発光電源線55に接続されている。

次に第8の実施例における表示装置の動作について説明する。R発光電源部35、G発光電源部45、B発光電源部55はそれぞれ独立に、第1の実施例で説明したように平均輝度に応じた表示輝度の制御を行う。

有機EL素子においては、各色ごとに材料特性が異なり、その劣化の進行の仕方も各色ごとに異なる。このことが、色バランスがずれる原因になってしまう。ここで、3色のうちの1色が、他の色に比べて劣化が速く進行してしまったとする。劣化の進行した色は他の色に比べて平均輝度が低下してしまう。劣化の進んだ色の発光電源部では、平均輝度が低下すると表示輝度を高めるよう作用する。また、劣化があまり進んでいない色に関しては平均輝度が高くなるので、輝度を落とすよう作用する。以上のようにして、平均輝度検出手段と発光輝度制御手段を各色ごとに設けると、素子劣化に起因する色ずれを補償することが可能になる。無論、ピーク輝度を確保しつつ自発光素子の劣化を抑制することもできる。

第8の実施例の構成の説明において、平均輝度検出手段として発光電源線の電流値を測定する手法を用いるよう示しているが、各色毎に平均輝度を測定し各色毎に発光強度を制御するという点を逸脱しなければ、平均輝度検出手段を特に限定はしない。また、第8の実施例の構成の説明において、表示輝度制御手段として発光電源線に供給する電圧を制御する手法を用いるよう示しているが、各色毎に平均輝度を測定し各色毎に発光強度を制御するという点を逸脱しなければ、表示輝度制御手段を特に限定はしない。さらに、第6の実施例に、第8の実施例で示したR・G・B各色ごとの発光輝度制御を適用しても構わない。

以上、自発光素子として有機EL素子を例に取り、8通りの実施例を示したが、本発明は対象を有機EL素子に限定するのではなく、その他の自発光素子に対しても適用可能である。尚、8通りの実施例は、組み合わせられてもよい。

本願において開示される発明によって得られる効果を簡単に説明すれば、以下のとおりで

ある。

自発光素子表示装置において、画面の表示輝度の平均を測定し、その値が大きいときのみ表示装置に入力される映像信号に対する表示輝度を暗くすることで、表示品位を保ちつつ有機EL素子の長寿命化を図ることができ、また、温度変化に起因する表示輝度の変化を抑制することもできる。

また、R・G・B等各色ごとに発光電源配線を分けて上記の制御を行えば、各色ごとの劣化進行のばらつきを補正し、色バランスの劣化を抑制することも可能である。

また、パルス幅変調方式により階調表示を行う自発光素子表示装置においては、明るい画素のみ点灯している時間帯に、自発光素子に印加する電圧を高めれば、黒表示部の輝度上昇を抑えつつ白表示部のピーク輝度を高めることが可能である。